

W drodze do CCNA. Część II

Adam Józefiok

Drogi Czytelniku! Poniżej zamieszczona jest errata do książki:
"W drodze do CCNA. Część II"

Jest to lista błędów znalezionych po opublikowaniu książki, zgłoszonych i zaakceptowanych przez naszą redakcję. Pragniemy, aby nasze publikacje były wiarygodne i spełniały Twoje oczekiwania. Zapoznaj się z poniższą listą. Jeśli masz dodatkowe zastrzeżenia, możesz je zgłosić pod adresem https://helion.pl/user/erraty

Strona	Linia	Jest	Powinno
40	5	W tym przypadku tylko 7 bitów...	W tym przypadku tylko 8 bitów...
47	5	d) ipconfig -all	d) ipconfig /all
55	14	12MBx8 = 24Mb/s 24Mb/s/2Mb/s = 12 (sekund)	12MBx8 = 96 Mb/s 96Mb/s/2Mb/s = 48 sekund
65	7 wiersz od dołu	SW2	SW1
66	4	Pole określające (znakujące) ramkę posiada długość 1 bitu.	Pole określające (znakujące) ramkę posiada długość 4 bajtów.
106	1 od dołu	koszt wyniesie 5	koszt wyniesie 6
107	Rysunek 4.7.	10 Gb/s Koszt = 1	10 Gb/s Koszt = 2
108	Rysunek 4.8.	SW1 FE0/1 (port niedesygnowany)	SW1 FE0/1 (port desygnowany)
134	Rysunek 5.3	R3 FE0/6 SIEĆ 172.16.3.0/24	R3 FE0/6 SIEĆ 172.16.4.0/24

149	Opis rysunku	Obszar 0	Obszar 1
150	4	172.16.0.0/16	172.16.0.0/21
156	27	r3	r1
195	6	172.16.4.1	172.16.4.2
195	7	172.16.4.1	172.16.4.2
196	2	ethernet 0/0	ethernet 0/1
199	32, 34	jest interfejsem wyjściowym	jest interfejsem wejściowym
223	Rysunek 10.3	AB01::	AB01::1